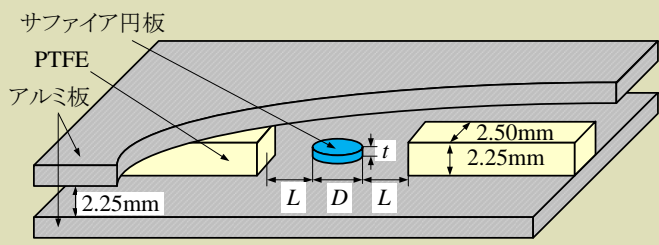
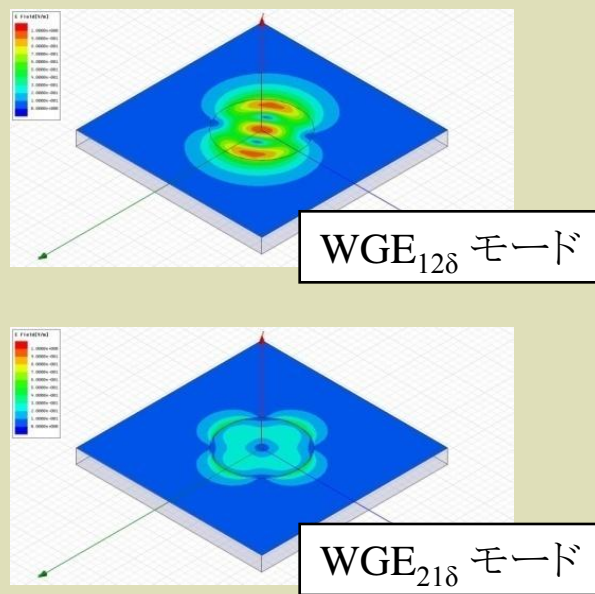


ミリ波受動回路に関する研究

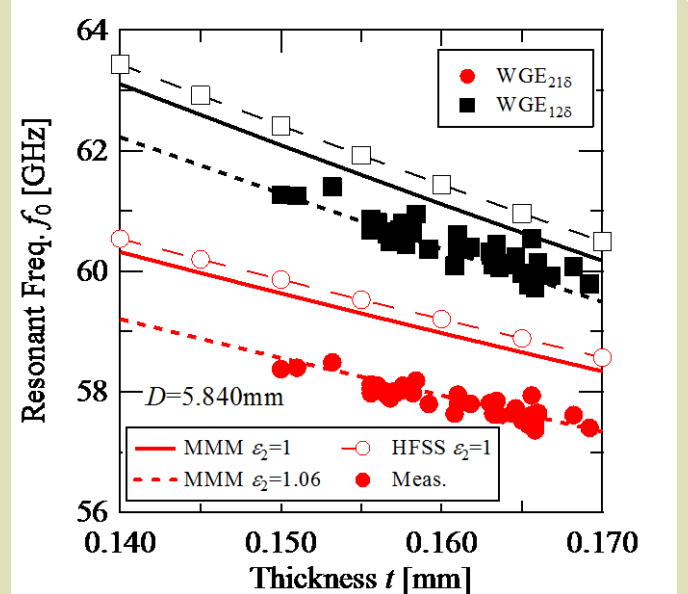
NRDガイド励振サファイア共振器を用いた帯域通過フィルタ



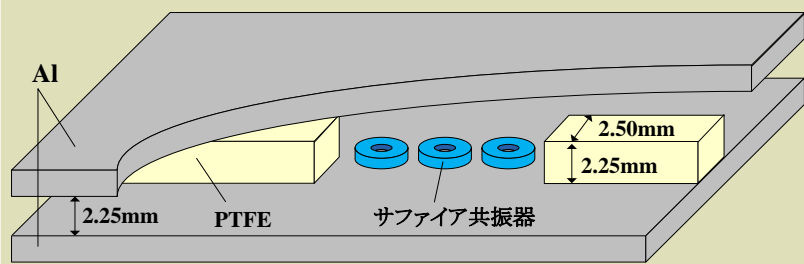
(a) NRD ガイド励振サファイア共振器



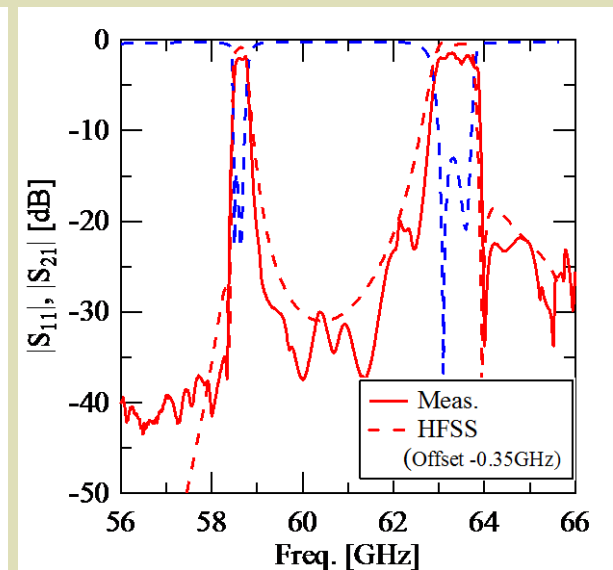
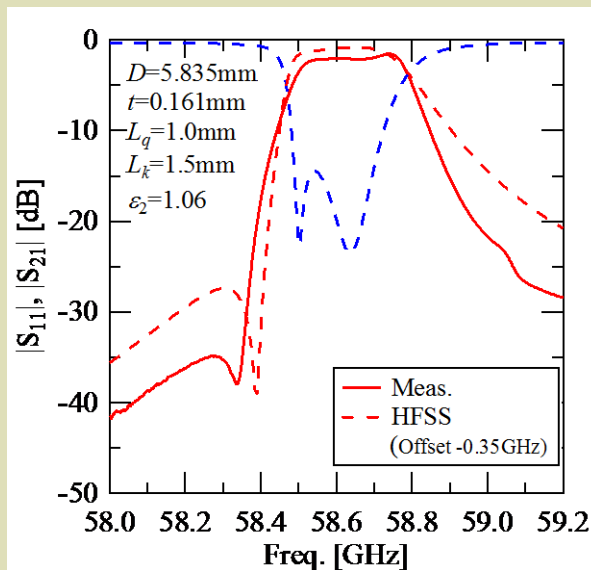
(b) 電界分布



(c) 共振周波数

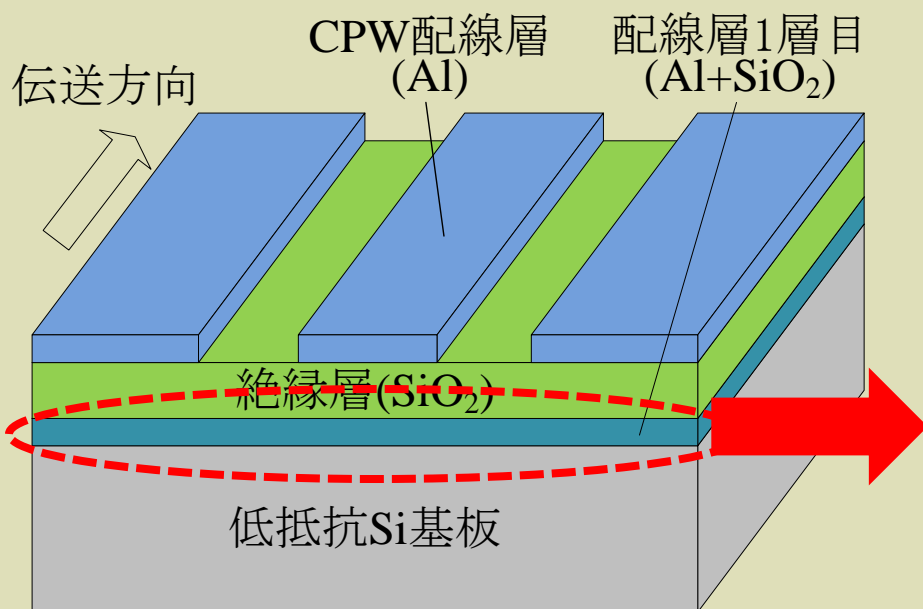


(d) 3段BPF構造



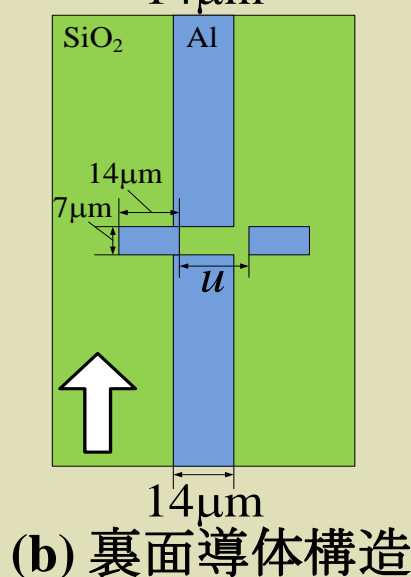
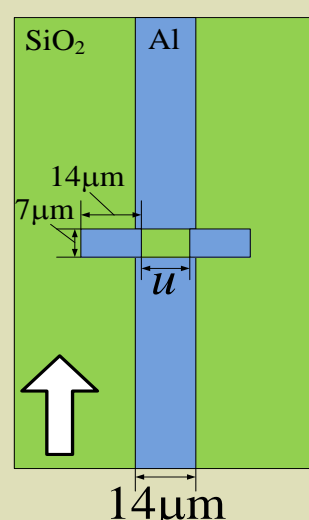
(e) 周波数特性

Si CMOS回路の低損失伝送線路モデルの検討

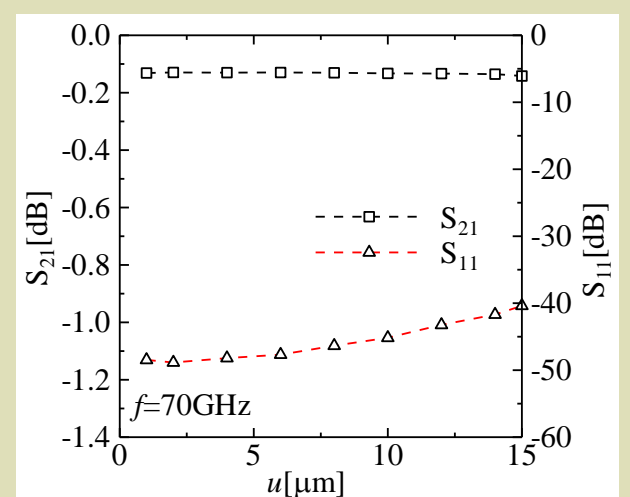
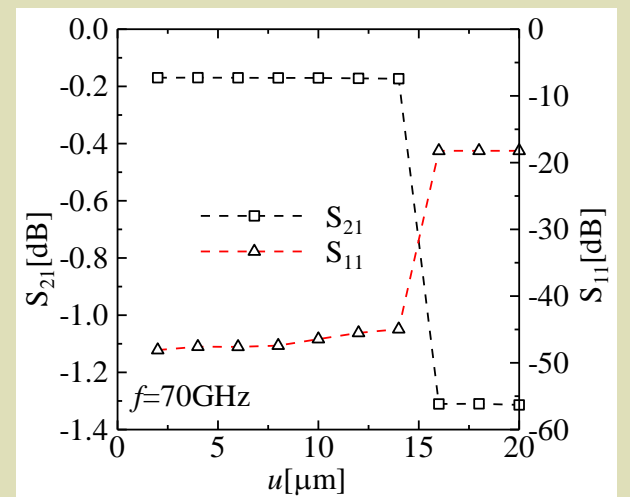


(a) 伝送線路モデル

Si CMOSプロセスでは導体の配置ルールがあり、全面導体配置ができないことがある
右図を用いて、構造による損失の傾向を検討する



(b) 裏面導体構造



(c) 計算結果

