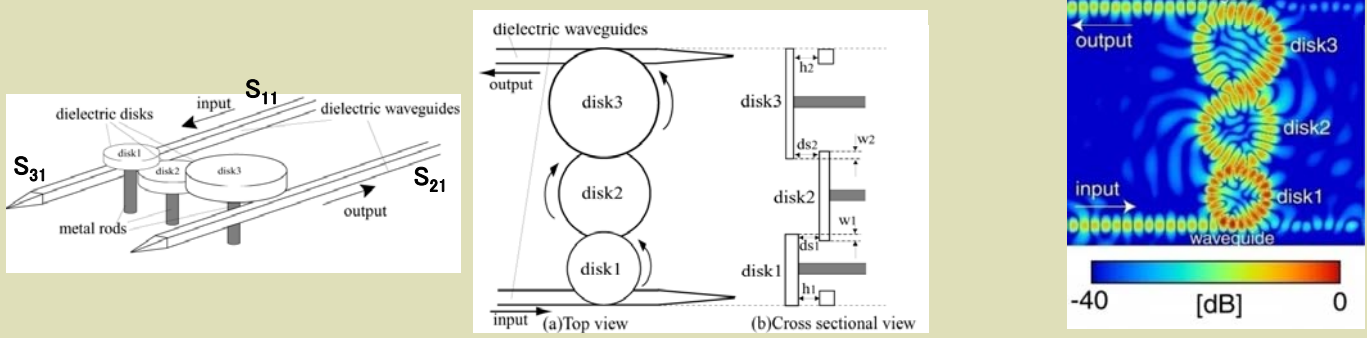
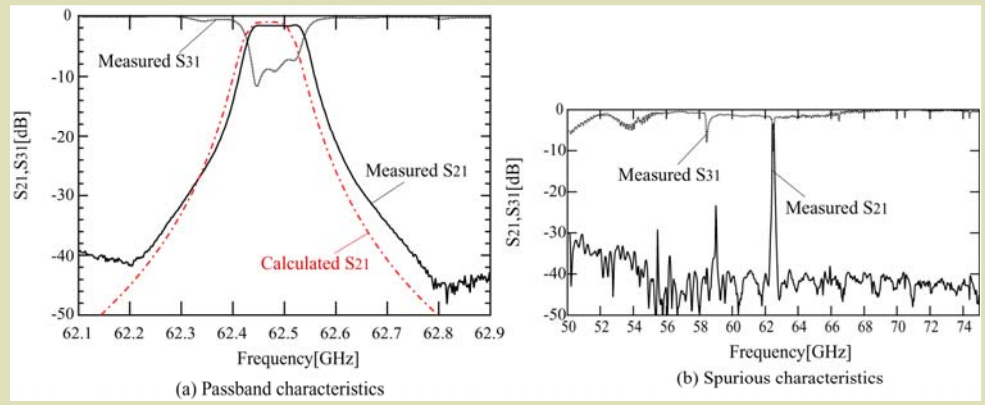


ミリ波受動回路に関する研究

WGモード帯域通過フィルタの実現

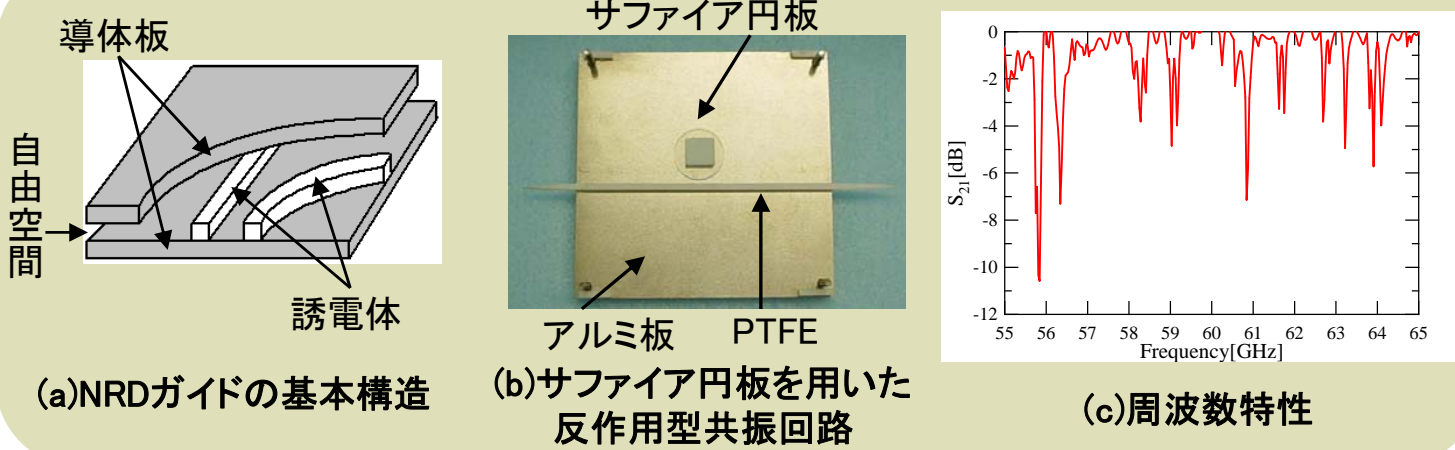


(a) フィルタ構造 (b) 電界分布



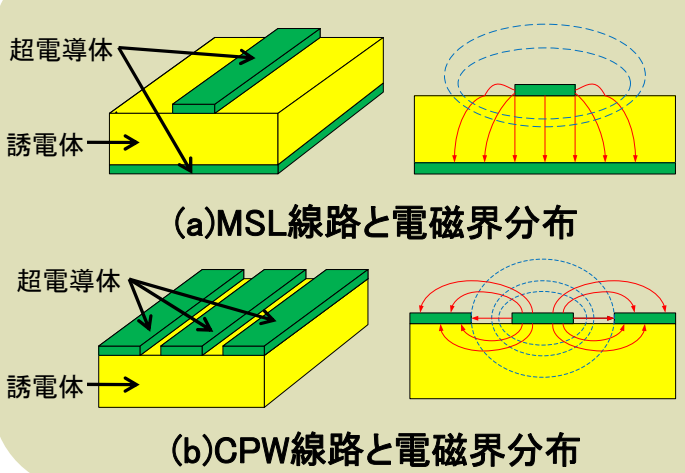
(c) 周波数特性の測定結果

NRDガイドを用いたフィルタ回路設計



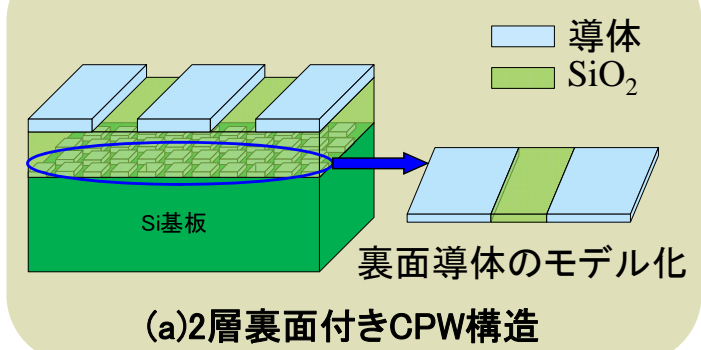
(a)NRDガイドの基本構造 (b)サファイア円板を用いた反作用型共振回路 (c)周波数特性

ミリ波超電導フィルタの検討



(a)MSL線路と電磁界分布 (b)CPW線路と電磁界分布

Si CMOSに適した線路の検討



(a)2層裏面付きCPW構造